

รายละเอียดผลการดำเนินงานของรายวิชา
คณะ วิทยาศาสตร์และเทคโนโลยี สาขาวิชา วิทยาการคำนวณและเทคโนโลยีดิจิทัล
ภาคการศึกษาที่ 2 ปีการศึกษา 2566
มหาวิทยาลัยหัวเฉียวเฉลิมพระเกียรติ

หมวดที่ 1 ข้อมูลทั่วไป

- รหัส-ชื่อวิชาและจำนวนหน่วยกิต CS 2513 โครงสร้างและสถาปัตยกรรมคอมพิวเตอร์
จำนวนหน่วยกิต 3 หน่วยกิต
จำนวนชั่วโมง/ภาคการศึกษา บรรยาย 30 ชั่วโมง ปฏิบัติ 30 ชั่วโมง ต่อภาคการศึกษา
- รายวิชาที่ต้องเรียนมาก่อน (Pre-requisite)ไม่มี
รายวิชาที่ต้องเรียนพร้อมกัน (Co-requisites)ไม่มี
- ชื่ออาจารย์ผู้รับผิดชอบรายวิชา อาจารย์เปรมรัตน์ พูลสวัสดิ์
ชื่ออาจารย์ผู้รับผิดชอบร่วม ไม่มี
- ภาคการศึกษา/ชั้นปีที่เรียน ภาคการศึกษาที่ 2 / ชั้นปีที่ 1
- สถานที่เรียน อาคารเรียน 2 มหาวิทยาลัยหัวเฉียวเฉลิมพระเกียรติ

หมวดที่ 2 การจัดการเรียนการสอนที่เปรียบเทียบกับแผนการสอน

- รายงานชั่วโมงการสอนจริงเทียบกับแผนการสอน

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
1 (4 ม.ค. 67)	<ul style="list-style-type: none"> - แนะนำรายละเอียดวิชา - ปลูกฝังคุณธรรม 6 ประการ ได้แก่ ขยัน อดทน ประหยัด ซื่อสัตย์ เมตตา กตัญญู - Introduction to Computer Organization Architecture - Basic Concepts and Computer Evolution - Performance Issues ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-
2 (11 ม.ค. 67)	<ul style="list-style-type: none"> - Computer System <ul style="list-style-type: none"> ○ A Top-Level View of Computer Function and Interconnection <ul style="list-style-type: none"> ■ Computer Components ■ Computer Function ■ Interconnection Structures ■ Bus Interconnection ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
3 (18 ม.ค. 67)	<ul style="list-style-type: none"> - Cache Memory <ul style="list-style-type: none"> ○ Computer Memory System Overview ○ Cache Memory Principles ○ Elements of Cache Design - ทดสอบย่อยครั้งที่ 1 <p>ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน</p>	2	2	2	2	-
4 (25 ม.ค. 67)	<ul style="list-style-type: none"> - Internal Memory Technology <ul style="list-style-type: none"> ○ Semiconductor Main memory ○ Error Correction ○ DDR DRAM ○ Flash Memory ○ Newer Nonvolatile Solid-State Memory Technologies <p>ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน</p>	2	2	2	2	-
5 (1 ก.พ. 67)	<ul style="list-style-type: none"> - External Memory <ul style="list-style-type: none"> ○ Magnetic Disk ○ RAID ○ Solid State Drive ○ Optical Memory ○ Magnetic Tape <p>ฝึกปฏิบัติการที่สอดคล้องกับ</p>	2	2	2	2	-

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
	เนื้อหาที่เรียน					
6 (8 ก.พ. 67)	- Input and Output ○ External Device ○ I/O Modules ○ Programmed I/O ○ Interrupt Driven I/O ○ Direct Memory Access ○ I/O Channels and Processors - ทดสอบย่อยครั้งที่ 2 ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-
7 (15 ก.พ. 67)	- Operating System Support ○ Operating System Overview ○ Scheduling ○ Memory Management ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-
8	สอบกลางภาค (ไม่มีการสอบ)					
9 (29 ก.พ. 67)	- Review Number System - Computer Arithmetic ○ Arithmetic Unit ○ Integer Representation ○ Integer Arithmetic	2	2	2	2	-

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
	<ul style="list-style-type: none"> ○ Floating-Point Representation ○ Floating-Point Arithmetic ฝึกปฏิบัติการที่สอดคล้องกับเนื้อหาที่เรียน					
10 (7 มี.ค. 67)	- Digital Logic <ul style="list-style-type: none"> ○ Boolean Algebra ○ Gates ○ Combination Circuits ○ Sequential Circuits ○ Programmable Logic Devices ฝึกปฏิบัติการที่สอดคล้องกับเนื้อหาที่เรียน	2	2	2	2	-
11 (14 มี.ค. 67)	- Instruction Sets (Characteristics and Function) <ul style="list-style-type: none"> ○ Machine Instruction Characteristics ○ Types of Operands ○ Types of Operations ฝึกปฏิบัติการที่สอดคล้องกับเนื้อหาที่เรียน	2	2	2	2	-
12 (21 มี.ค. 67)	-Instruction Sets (Addressing modes and Formats) <ul style="list-style-type: none"> ○ Addressing ○ Instruction formats ○ Assembly 	2	2	2	2	-

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
	Language - ทดสอบย่อยครั้งที่ 3 ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน					
13 (28 มี.ค. 67)	- Processor Structure and Function ○ Processor Organization ○ Register Organization ○ The Instruction Cycle ○ Instruction Pipelining ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-
14 (4 เม.ย. 67)	- Reduced Instruction Set Computers (RISCs) ○ Instruction Execution Characteristics ○ Compiler-Base Register Optimization ○ Reduced Instruction Set Architecture ○ RISC Pipelining ฝึกปฏิบัติการที่สอดคล้องกับ เนื้อหาที่เรียน	2	2	2	2	-
15 (11 เม.ย. 67)	- Superscalar Processors ○ Overview ○ Design Issue - Control Unit Operation ○ Micro Operation ○ Control of the Processor	2	2	2	2	-

สัปดาห์ ที่ ว/ด/ป	หัวข้อ/รายละเอียด	จำนวนชั่วโมงตามแผน		จำนวนชั่วโมงสอนจริง		เหตุผล หากมีความ แตกต่าง เกิน 25 %
		บรรยาย	ปฏิบัติ	บรรยาย	ปฏิบัติ	
	<ul style="list-style-type: none"> ○ Hardware Implementation - Microprogrammed Control ○ Basic Concepts ○ Microinstruction Sequencing ○ Microinstruction Execution ○ ทดสอบย่อยครั้งที่ 4 ฝึกปฏิบัติการที่สอดคล้องกับเนื้อหาที่เรียน					
16 (18 เม.ย. 67)	- นำเสนอรายงาน	2	2	2	2	-
รวม		30	30	30	30	-

2. หัวข้อที่สอนไม่ครอบคลุมตามแผน (ถ้ามี)

หัวข้อที่ไม่ครอบคลุมตามแผนการสอน	ผลการเรียนรู้ของรายวิชา	แนวทางการแก้ไข
ไม่มี	ไม่มี	ไม่มี

3. ประสิทธิภาพของวิธีการจัดการเรียนรู้และวิธีการประเมินผลที่ดำเนินการเพื่อทำให้เกิดผลลัพธ์การเรียนรู้ตามที่ระบุในรายละเอียดของรายวิชา

ผลลัพธ์การเรียนรู้ที่คาดหวังของรายวิชา (CLOs)	ผลที่เกิดกับนักศึกษาตาม CLOs <input checked="" type="checkbox"/> บรรลุ <input checked="" type="checkbox"/> ไม่บรรลุ	กิจกรรมการเรียนการสอนตาม CLOs	กิจกรรมการเรียนการสอน <input checked="" type="checkbox"/> เหมาะสม <input checked="" type="checkbox"/> ไม่เหมาะสม	วิธีการประเมินผลสัมฤทธิ์การเรียนรู้ตาม CLOs	วิธีการประเมิน <input checked="" type="checkbox"/> เหมาะสม <input checked="" type="checkbox"/> ไม่เหมาะสม	แนวทางการพัฒนาปรับปรุงเพื่อให้นักศึกษาบรรลุตาม CLOs หรือแนวทางที่ทำให้มีวิธีการจัดการสอนหรือวิธีการวัดผลสัมฤทธิ์การเรียนรู้ที่เหมาะสม
CLO1 อธิบายการทำงานของสถาปัตยกรรมคอมพิวเตอร์ และการทำงานภาพรวมของคอมพิวเตอร์	<input checked="" type="checkbox"/> บรรลุ	- การบรรยาย - การทำกิจกรรมกลุ่ม - การศึกษาค้นคว้า และนำเสนอ - การอภิปรายร่วมกันในชั้นเรียน	<input checked="" type="checkbox"/> เหมาะสม	- ทดสอบย่อย - กิจกรรมในชั้นเรียน - การทำแบบฝึกหัด - สอบกลางภาค - สอบปลายภาค	<input checked="" type="checkbox"/> เหมาะสม	
CLO2 อธิบายหลักการดำเนินงานของหน่วยประมวลผลกลาง รวมทั้งองค์ประกอบต่าง ๆ ของคอมพิวเตอร์	<input checked="" type="checkbox"/> บรรลุ	- การบรรยาย - การทำกิจกรรมกลุ่ม - การศึกษาค้นคว้า และนำเสนอ - การอภิปรายร่วมกันในชั้นเรียน	<input checked="" type="checkbox"/> เหมาะสม	- ทดสอบย่อย - กิจกรรมในชั้นเรียน - การทำแบบฝึกหัด - สอบกลางภาค - สอบปลายภาค	<input checked="" type="checkbox"/> เหมาะสม	
CLO3 เข้าใจถึงกระบวนการทำงานของสถาปัตยกรรมคอมพิวเตอร์	<input checked="" type="checkbox"/> บรรลุ	- การบรรยาย - การทำกิจกรรมกลุ่ม - การศึกษาค้นคว้า และนำเสนอ - การอภิปรายร่วมกันในชั้นเรียน	<input checked="" type="checkbox"/> เหมาะสม	- ทดสอบย่อย - กิจกรรมในชั้นเรียน - การทำแบบฝึกหัด - สอบกลางภาค - สอบปลายภาค	<input checked="" type="checkbox"/> เหมาะสม	

ผลลัพธ์ การเรียนรู้ที่ คาดหวังของ รายวิชา (CLOs)	ผลที่เกิดกับ นักศึกษา ตาม CLOs <input checked="" type="checkbox"/> บรรลุ <input checked="" type="checkbox"/> ไม่บรรลุ	กิจกรรม การเรียน การสอน ตาม CLOs	กิจกรรม การเรียน การสอน <input checked="" type="checkbox"/> เหมาะสม <input checked="" type="checkbox"/> ไม่เหมาะสม	วิธีการประเมินผลลัพธ์ การเรียนรู้ ตาม CLOs	วิธีการ ประเมิน <input checked="" type="checkbox"/> เหมาะสม <input checked="" type="checkbox"/> ไม่เหมาะสม	แนวทางการพัฒนาปรับปรุง เพื่อให้นักศึกษาบรรลุตาม CLOs หรือแนวทางที่ทำให้มี วิธีการจัดการสอนหรือวิธีการ วัดผลลัพธ์การเรียนรู้ ที่เหมาะสม
CLO4 สืบค้น ประมวลผล และ สรุปข้อมูลของ สถาปัตยกรรม คอมพิวเตอร์ที่ ทันสมัย	<input checked="" type="checkbox"/> บรรลุ	- การบรรยาย - การศึกษา ค้นคว้า และ นำเสนอ - การศึกษา ค้นคว้า - การอภิปราย ร่วมกันในชั้น เรียน	<input checked="" type="checkbox"/> เหมาะสม	- ทดสอบย่อย - กิจกรรมในชั้นเรียน - การทำแบบฝึกหัด - การนำเสนอ	<input checked="" type="checkbox"/> เหมาะสม	
CLO 5 สามารถ สื่อสารและนำเสนอ ได้อย่างมี ประสิทธิภาพ	<input checked="" type="checkbox"/> บรรลุ	- การบรรยาย - การทำ กิจกรรมกลุ่ม - การศึกษา ค้นคว้า และ นำเสนอ - การอภิปราย ร่วมกันในชั้น เรียน - การทำ โครงการ	<input checked="" type="checkbox"/> เหมาะสม	- ทดสอบย่อย - กิจกรรมในชั้นเรียน - การทำแบบฝึกหัด - การนำเสนอโครงการ	<input checked="" type="checkbox"/> เหมาะสม	

4. ประสิทธิภาพของการจัดการเรียนรู้เพื่อพัฒนาทักษะศตวรรษที่ 21 (4Cs)

ทักษะแห่งศตวรรษที่ 21 (4Cs) ที่ต้องพัฒนา	วิธีการจัดการเรียนรู้	วิธีการประเมินผล	ผลลัพธ์การเรียนรู้	แนวทางการปรับปรุง
C1 = Critical Thinking and Problem Solving คิดวิเคราะห์แก้ไขปัญหา	- มอบหมายให้นักศึกษาฝึกทำ โจทย์ปัญหา - การพัฒนา โครงการเพื่อแก้ไข ปัญหา	- การทำแบบฝึกหัด - การทดสอบย่อย - การนำเสนอ โครงการ - การสอบกลางภาค - การสอบปลายภาค	CLO1, CLO2, CLO3, CLO4	
C2 = Creativity and Innovation คิดนอกกรอบและคิดต่อยอดเป็นความคิดสร้างสรรค์	- มอบหมายให้นักศึกษา ค้นคว้าด้วยตนเอง - การพัฒนา โครงการเพื่อแก้ไข ปัญหา	- การนำเสนอ การศึกษาค้นคว้า - การนำเสนอ โครงการ	CLO1, CLO2, CLO3, CLO4	
C3 = Communication การสื่อสารได้อย่างถูกต้อง การติดต่อสื่อสาร	- มอบหมายให้นักศึกษามี การทำงานเป็นทีม ทั้ง ในส่วนของกิจกรรม กลุ่ม และการ พัฒนาโครงการ	- การนำเสนอผลการ ทำกิจกรรมกลุ่ม - การนำเสนอ โครงการ	CLO1, CLO2, CLO3, CLO4, CLO5	
C4 = Collaboration การทำงานร่วมกับผู้อื่น การร่วมมือร่วมใจ	- มอบหมายให้นักศึกษามี การทำงานเป็นทีม ทั้ง ในส่วนของกิจกรรม กลุ่ม และการ พัฒนาโครงการ	- การนำเสนอผลการ ทำกิจกรรมกลุ่ม - การนำเสนอ โครงการ	CLO1, CLO2, CLO3, CLO4, CLO5	

หมวดที่ 3 สรุปผลการจัดการเรียนการสอนของรายวิชา

1. สรุปผลการจัดการเรียนการสอน

สรุปผลการจัดการเรียนการสอนในรายวิชา	จำนวนนักศึกษา
1. จำนวนนักศึกษาที่ลงทะเบียนเรียน (ณ วันหมดกำหนดการเพิ่มถอน)	28
2. จำนวนนักศึกษาที่คงอยู่เมื่อสิ้นสุดภาคการศึกษา	28
3. จำนวนนักศึกษาที่ถอน (W)	0

2. การกระจายของระดับคะแนน (เกรด) : จำนวนและร้อยละของนักศึกษาในแต่ละระดับคะแนน

ระดับคะแนน (เกรด)	จำนวน N =.....28.....	ร้อยละ
A	9	34.62
B+	7	26.92
B	5	19.23
C+	3	11.54
C	2	7.69
D+	2	0.00
D	0	0.00
F	0	0.00
F(ขาดสอบ)	2	

3. ปัจจัยที่ทำให้ระดับคะแนนผิดปกติ (ถ้ามี).....

4. ความคลาดเคลื่อนจากแผนการประเมินที่กำหนดไว้ในรายละเอียดรายวิชา (ถ้ามี)...

4.1 ความคลาดเคลื่อนด้านกำหนดเวลาการประเมิน:

ไม่มี

4.2 ความคลาดเคลื่อนด้านวิธีการประเมินผลการเรียนรู้:

ไม่มี

5. การทวนสอบผลสัมฤทธิ์ของนักศึกษา

วิธีการทวนสอบ	สรุปผล
<p>ในระหว่างกระบวนการสอนรายวิชา มีการทวนสอบผลสัมฤทธิ์ในรายหัวข้อ ตามที่คาดหวังจากการเรียนรู้ในรายวิชา ได้จากการสอบถามนักศึกษา หรือการสุ่มตรวจผลงานของนักศึกษา รวมถึงพิจารณาจากผลการทดสอบย่อย และหลังการออกผลการเรียนรายวิชา มีการทวนสอบผลสัมฤทธิ์โดยรวมในวิชาได้ดังนี้</p> <ul style="list-style-type: none"> - มีการตั้งคณะกรรมการในสาขาวิชา เป็นคณะกรรมการบริหารหลักสูตร เพื่อตรวจสอบผลการประเมินการเรียนรู้ของ 	<ul style="list-style-type: none"> ● มีการประชุมคณะกรรมการบริหารหลักสูตร เพื่อพิจารณาข้อสอบทั้งกลางภาคและปลายภาค รวมถึงพิจารณาวิธีการให้คะแนน ● มีการประชุมคณะกรรมการบริหารหลักสูตรเพื่อพิจารณาผลการเรียนรายวิชา และส่งให้คณะกรรมการวิชาการประจำคณะฯ พิจารณาอีกครั้ง ซึ่งสรุปผลว่าเป็นไปตามที่อาจารย์ผู้สอนกำหนดไม่มีการ

นักศึกษา โดยตรวจสอบข้อสอบ วิธีการให้คะแนนสอบ และพิจารณาผลสอบ รวมถึงการทำแบบรายงานผลการทวนสอบผลสัมฤทธิ์ทางการเรียนตามมาตรฐานผลการเรียนรู้ โดยมีคณะกรรมการวิชาการประจำคณะฯ เป็นผู้พิจารณา	ปรับแก้ใดๆ มีการทำแบบรายงานผลการทวนสอบผลสัมฤทธิ์ทางการเรียนตามมาตรฐานผลการเรียนรู้
---	---

หมวดที่ 4 ปัญหาและผลกระทบต่อการดำเนินการ

1. ประเด็นด้านทรัพยากรประกอบการเรียนการสอนและสิ่งอำนวยความสะดวก (ถ้ามี)

ปัญหา	ผลกระทบต่อการเรียนรู้
เครื่องคอมพิวเตอร์ทำงานช้า ค้างบ่อย และระบบอินเทอร์เน็ตหลุดบ่อย	ทำให้นักศึกษาต้องเสียเวลารอทั้งในส่วนของการประมวลผลโปรแกรม และการค้นหาข้อมูลในช่วงของการทำกิจกรรมต่าง ๆ ในชั้นเรียน

2. ประเด็นด้านการบริหารและองค์กร (ถ้ามี)

ปัญหา	ผลกระทบต่อการเรียนรู้
ไม่มีปัญหา	

หมวดที่ 5 การประเมินรายวิชา

1. ผลการประเมินรายวิชาโดยนักศึกษา (แนบเอกสาร)

1.1 ข้อวิพากษ์สำคัญจากผลการประเมินโดยนักศึกษา

ไม่มี

1.2 ความเห็นของอาจารย์ผู้สอนต่อข้อวิพากษ์ตามข้อ 1.1

ไม่มี

2. ผลการประเมินรายวิชาโดยวิธีอื่น

2.1 ข้อวิพากษ์สำคัญจากผลการประเมินโดยวิธีอื่น

ไม่มี

2.2 ความเห็นของอาจารย์ผู้สอนต่อข้อวิพากษ์ตามข้อ 2.1

ไม่มี

หมวดที่ 6 แผนการปรับปรุง

1. ความก้าวหน้าของการปรับปรุงการเรียนการสอนตามที่เสนอในรายงานของรายวิชาครั้งที่ผ่านมา

แผนการปรับปรุง	ผลการดำเนินการ
หาเทคนิครูปแบบการเรียนการสอนแนวใหม่ ๆ ที่เน้นให้นักศึกษาได้ทำกิจกรรมมากขึ้น และได้เรียนรู้มากขึ้น เกิดความสนุกและได้รับความรู้ในขณะเดียวกัน	ได้มีการหากิจกรรมเพื่อกระตุ้นความสนใจของผู้เรียน เช่น การสุ่มถาม การทำกิจกรรมกลุ่ม หรือ การทำกิจกรรมศึกษาค้นคว้าและอภิปรายร่วมกัน ซึ่งช่วยให้นักศึกษาได้มีความกระตือรือร้นและมีส่วนร่วมในชั้นเรียนมากขึ้น

2. การดำเนินการอื่น ๆ ในการปรับปรุงรายวิชา

การดำเนินการในการปรับปรุงรายวิชา	ผลการดำเนินการ
มีการออกแบบกิจกรรมการเรียนการสอนที่หลากหลายมากขึ้น ให้นักศึกษามีส่วนร่วมในการเรียนการสอนมากขึ้น เช่น การสุ่มนักศึกษาเพื่อออกมาเฉลยแบบฝึกหัดหน้าชั้นเรียนออนไลน์ การทำกิจกรรมกลุ่ม การทำกิจกรรมบริการวิชาการ	นักศึกษาใส่ใจการเรียนมากขึ้น เกิดความกระตือรือร้นในการเรียนมากขึ้น และมีความสนุกสนานจากการที่มองเห็นภาพว่าเรียนแล้วสามารถนำไปใช้ทำอะไรได้บ้าง

3. ข้อเสนอแผนการปรับปรุงสำหรับภาคการศึกษา/ปีการศึกษาต่อไป

แผนการปรับปรุง	เวลาที่แล้วเสร็จ	ผู้รับผิดชอบ
จัดหาเครื่องมือ/แหล่งเรียนรู้เพิ่มเติม เพื่อเสริมทักษะให้นักศึกษา	ปีการศึกษา 2567	อาจารย์ผู้สอน
ปรับปรุงเทคนิคการเรียนการสอนที่รองรับระบบการเรียนการสอนแบบ	ปีการศึกษา 2567	อาจารย์ผู้สอน

<p>ผสมผสาน เพื่อปรับปรุงวิธีการสอนที่เน้นให้นักศึกษาได้ทำกิจกรรมมากขึ้น และได้เรียนรู้มากขึ้น เกิดความสนุก และได้รับความรู้ในขณะเดียวกัน รวมถึงออกแบบกิจกรรมการเรียนการสอนที่รองรับนักศึกษาที่ไม่ตรงตามแผน รวมถึงการกระตุ้นทักษะทางด้านภาษาอังกฤษของนักศึกษาโดยการให้ฝึกฝนจากแหล่งความรู้ที่มีความเป็นสากลมากขึ้น</p>		
---	--	--

4. ข้อเสนอแนะของอาจารย์ผู้รับผิดชอบรายวิชาต่ออาจารย์ผู้รับผิดชอบหลักสูตร

ไม่มี

ชื่ออาจารย์ผู้รับผิดชอบรายวิชา

ลงชื่อ อาจารย์เปรมรัตน์ พูลสวัสดิ์

วันที่รายงาน 24 พฤษภาคม พ.ศ. 2567

ชื่ออาจารย์ผู้รับผิดชอบหลักสูตร

ลงชื่อ อาจารย์เปรมรัตน์ พูลสวัสดิ์

วันที่รายงาน 24 พฤษภาคม พ.ศ. 2567